

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-330185
(43)Date of publication of application : 30.11.1999

(51)Int.Cl. H01L 21/66
G01B 11/06
H01L 21/265
H01L 21/3065

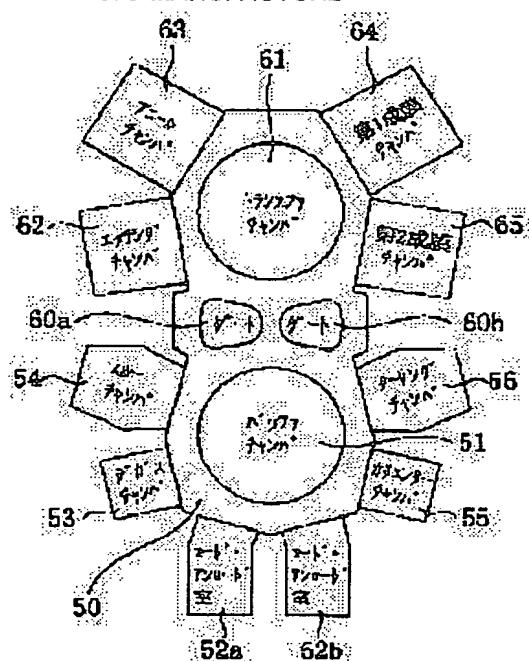
(21)Application number : 10-124844 (71)Applicant : MATSUSHITA ELECTRON CORP
(22)Date of filing : 07.05.1998 (72)Inventor : NANBU YUKO
SHIBATA SATOSHI

(54) MANUFACTURING EQUIPMENT FOR SEMICONDUCTOR DEVICE AND ITS MANUFACTURE

(57) Abstract:

PROBLEM TO BE SOLVED: To provide manufacturing equipment of a semiconductor device which is subjected to clustering and can decide whether a treatment condition is proper in the way of a series of treatments, and provide a manufacturing method of the semiconductor device.

SOLUTION: A degassing chamber 53 for preheating, an chamber 55, etc., are arranged around a buffer chamber 51. An etching chamber 62, an annealing chamber 63, a first film forming chamber, a second film forming chamber 65, etc., are arranged around a transfer chamber 61. The respecton chambers are arranged in a common space isolated from the atmosphere. An ellipsometer is arranged in the orienter chamber 55. The thickness of an ion implantating region (amorphous layer) in a substrate, the thickness of a formed film, etc., are measured with the ellipsometer without exposing a wafer to the atmosphere outside manufacturing equipment until a series of processes such as film formation, annealing and etching are finished, so that a control such as the condition setting of the next treatment is enabled.



LEGAL STATUS

LEGAL STATUS

[Date of request for examination]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C): 1998-2000 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-330185

(43)公開日 平成11年(1999)11月30日

(51)Int.Cl.⁶
H 01 L 21/66

識別記号

F I
H 01 L 21/66
G 01 B 11/06
H 01 L 21/265
21/3065

Z
P
G
T
E

審査請求 未請求 請求項の数19 O L (全 12 頁)

(21)出願番号 特願平10-124844

(22)出願日 平成10年(1998)5月7日

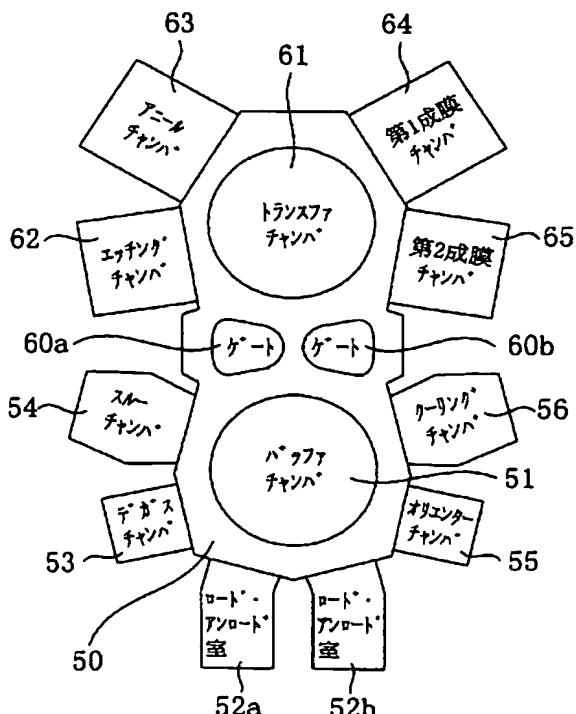
(71)出願人 000005843
松下電子工業株式会社
大阪府高槻市幸町1番1号
(72)発明者 南部 優子
大阪府高槻市幸町1番1号 松下電子工業
株式会社内
(72)発明者 柴田 聰
大阪府高槻市幸町1番1号 松下電子工業
株式会社内
(74)代理人 弁理士 前田 弘 (外2名)

(54)【発明の名称】 半導体装置の製造装置及びその製造方法

(57)【要約】

【課題】 クラスタリングされ、かつ、一連の処理の途中で処理条件の適否を判断することのできる半導体装置の製造装置及びその製造方法を提供する。

【解決手段】 パッファチャンバ51の周囲には、予備加熱を行なうためのデガスチャンバ53、オリエンターチャンバ55などが配置されている。トランスマッサチャンバ61の周囲には、エッチャリングチャンバ62、アーナーチャンバ63、第1成膜チャンバ、第2成膜チャンバ65などが配設されている。各チャンバが大気から遮断された共通空間内に配置されている。オリエンターチャンバ55にエリプソメータが配設され、成膜、アーナル、エッチャリング等の一連のプロセスが終了するまでウェハを製造装置外の大気にさらすことなく、基板内のイオン注入領域(アモルファス層)の厚みや、成膜した膜の厚みなどをエリプソメータにより測定することで、次の処理の条件設定などの管理が可能となる。



【特許請求の範囲】

【請求項1】 ウエハに第1の処理を行なうための第1の反応室と、ウエハに第2の処理を行なうための第2の反応室とを少なくとも備え、上記第1の反応室及び第2の反応室を含む共通空間を大気とは遮断した雰囲気に維持することが可能に、かつ、上記第1の反応室と第2の反応室との間でウエハを搬送することが可能に構成されたクラスタリングされた半導体装置の製造装置であつて、

上記共通空間内のいずれかの部位にウエハを設置した状態で上記ウエハの表面状態を光学的に評価するための光学的測定手段を備えていることを特徴とする半導体装置の製造装置。

【請求項2】 請求項1記載の半導体装置の製造装置において、

上記光学的測定手段は、エリプソメータであることを特徴とする半導体装置の製造装置。

【請求項3】 請求項2記載の半導体装置の製造装置において、

上記光学的測定手段は、分光エリプソメータであることを特徴とする半導体装置の製造装置。

【請求項4】 請求項1記載の半導体装置の製造装置において、

上記第1の反応室は、ウエハ上の吸着ガスなどを除去するための予備加熱を行なうデガスチャンバであることを特徴とする半導体装置の製造装置。

【請求項5】 請求項1～4のうちいずれか1つに記載の半導体装置の製造装置において、

上記第1、第2の反応室とは異なる部位に配置され、上記共通空間に連通する光学的測定室をさらに備え、

上記光学的測定手段は、上記光学的測定室に配設されていることを特徴とする半導体装置の製造装置。

【請求項6】 請求項5記載の半導体装置の製造装置において、

上記光学的測定室は、ウエハの方位を設定するオリエンター室又はウエハを冷却するための冷却室としても機能することを特徴とする半導体装置の製造装置。

【請求項7】 ウエハに第1の処理を行なう第1の工程と、上記第1の処理が施されたウエハに第2の処理を行なう第2の工程とを少なくとも備え、上記第1の処理と第2の処理とを含む一連の処理を大気とは遮断された共通空間内で行なうようにした半導体装置の製造方法であつて、

少なくとも上記第1の処理の後における上記ウエハの表面状態を光学的に評価する第3の工程を備えていることを特徴とする半導体装置の製造方法。

【請求項8】 請求項7記載の半導体装置の製造方法において、

上記第3の工程を行なう前のウエハには、不純物イオンが注入されて非晶質化した領域が形成されており、

上記第3の工程は、

不純物イオンが注入されて非晶質化したイオン注入領域を有する半導体層に、光軸に垂直な面内でp方向（光軸に垂直な面と入射光及び反射光を含む面との交線の方向）とs方向（光軸に垂直な面内で上記p方向に垂直な方向）に対して傾いた直線偏光の測定光を上記半導体層の表面に垂直な方向に対して傾いた方向から入射するステップと、

上記半導体層から楕円偏光として反射される上記測定光の反射光のうち上記p成分とs成分との位相差を△としたときに、少なくとも $\cos \Delta$ を測定するステップと、上記測定光の波長を変化させて、少なくとも上記 $\cos \Delta$ のスペクトルを測定するステップと、

上記少なくとも $\cos \Delta$ のスペクトルの形状に基づいて、上記イオン注入領域の状態を評価するステップとを備えていることを特徴とする半導体装置の製造方法。

【請求項9】 請求項8記載の半導体装置の製造方法において、

上記第1の工程では、イオン注入領域を有するウエハ上の吸着ガスなどを除去するためのデガス処理を行ない、上記第2の工程では、上記ウエハのイオン注入領域のアニールを行ない、

上記第3の工程では、予め少なくとも $\cos \Delta$ のスペクトル形状とイオン注入領域の厚みとの相関を示す基準パターンを準備しておき、上記基準パターンに基づいて上記イオン注入領域の厚みを測定することを特徴とする半導体装置の製造方法。

【請求項10】 請求項8記載の半導体装置の製造方法において、

上記第3の工程における測定結果に基づいて、上記第2の工程におけるアニール条件を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項11】 請求項7記載の半導体装置の製造方法において、

上記第1の工程では、ウエハの上に膜を形成し、上記第3の工程では、上記膜の厚みをエリプソメータにより測定することを特徴とする半導体装置の製造方法。

【請求項12】 請求項11記載の半導体装置の製造方法において、

上記第2の工程は、ウエハ上の膜にドライエッチングを施す工程であり、

上記第3の工程における上記膜の厚みの測定結果に基づき、上記第2の工程におけるエッチング時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項13】 請求項11記載の半導体装置の製造方法において、

上記第3の工程における上記膜の厚みの測定値が適正範囲よりも大きい側に外れている場合には、上記第2の工程において上記膜を適正範囲の厚みにするようドライエ

ッチングするための時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項14】 請求項11記載の半導体装置の製造方法において、

上記第3の工程における上記膜の厚みの測定値が適正範囲よりも小さい側に外れている場合には、上記第1の工程に戻って追加の成膜を行なうための時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項15】 請求項11記載の半導体装置の製造方法において、

上記第1の工程は、ウエハの半導体層の上にシリサイド用金属膜を形成する工程であり、

上記第2の工程は、上記金属膜と半導体層を反応させてシリサイド膜を形成するための熱処理を施す工程であり、

上記第3の工程における上記膜の厚みの測定結果に基づき、上記第2の工程における熱処理時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項16】 請求項7記載の半導体装置の製造方法において、

上記第1の工程は、ウエハ上の膜にドライエッチングを施す工程であり、

上記第3の工程では、上記エッチングされた膜の厚みをエリプソメータにより測定することを特徴とする半導体装置の製造方法。

【請求項17】 請求項16記載の半導体装置の製造方法において、

上記第3の工程における膜の厚みの測定値が適正範囲よりも大きい側に外れている場合には、上記第1の工程に戻って上記膜を適正範囲の厚みにするようエッチングするための時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項18】 請求項16記載の半導体装置の製造方法において、

上記第3の工程における膜の厚みの測定値が適正範囲よりも小さい側に外れている場合には、追加の成膜を行なうための時間を設定する工程をさらに備えていることを特徴とする半導体装置の製造方法。

【請求項19】 請求項16記載の半導体装置の製造方法において、

上記第3の工程における膜の厚みの測定値が適正範囲よりも外れている場合には、エッチングのためのプラズマパワーを調整することを特徴とする半導体装置の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、半導体装置の製造装置及びその製造方法に係り、特に大気とは絶縁された

雰囲気下でクラスタリングされた製造装置を用いた製造工程中における半導体層の表面及びその上に形成された絶縁膜の特性の管理に関する。

【0002】

【従来の技術】 近年、半導体装置の製造工程中の一連の工程を大気に暴露することなく実現し、大気暴露に起因する自然酸化膜の形成や汚染物質の付着を防止しようとするクラスタリングの概念が報告されている（文献1：Schuegrafら、IEEE/International Reliability and Physics Symposium 97, p. 7）。このクラスタリングされたプロセスを用いると、高品質の半導体装置が得られることが検証されている。

【0003】 一方、従来の半導体装置の製造工程の管理は、各工程の終了後に工程で使用した装置外にウエハを取り出して行なわれている。例えば、酸化膜の形成工程においては、酸化を行うためのチャンバの外部に設置されたエリプソメータにより酸化膜の膜厚が測定される。

【0004】

【発明が解決しようとする課題】 しかしながら、上記従来の光学的測定方法を上述のクラスタリングされた製造装置を用いて行なわれる製造工程の管理に適用すると、以下のような問題が生じる。

【0005】 すなわち、上述のようなクラスタリングされた製造装置を用いたプロセスでは、ウエハに対して多くの一連の処理を行なった後に、ウエハ上に形成されたMOSキャパシタやMOSトランジスタの特性を測定することになるが、その一連の処理の途中工程におけるウエハの状態を管理する方法がなかった。そのため、研究室レベルではともかく、MOSデバイスの量産工程においては、せっかくクラスタリングを用いた製造装置を用いても、高品質の半導体装置を形成できるという保証がないのが現状である。

【0006】 本発明は斯かる点に鑑みてなされたものであり、その目的は、クラスタリングされた製造装置を用いた一連の処理中において、ウエハの表面状態を光学的評価を通じて把握することにより、高品質の半導体装置を効率よく、かつ、何らかの異常により規格外のウエハができた場合にも良品として製造するための装置及び方法を提供することにある。

【0007】

【課題を解決するための手段】 上記目的を達成するためには、本発明では、以下のような半導体装置の製造装置に関する手段と半導体装置の製造方法に関する手段とを講じている。

【0008】 本発明の半導体装置の製造装置は、ウエハに第1の処理を行なうための第1の反応室と、ウエハに第2の処理を行なうための第2の反応室とを少なくとも備え、上記第1の反応室及び第2の反応室を含む共通空間を大気とは遮断した雰囲気に維持することが可能に、かつ、上記第1の反応室と第2の反応室との間でウエハ

を搬送することが可能に構成されたクラスタリングされた半導体装置の製造装置であって、上記共通空間内のいずれかの部位にウエハを設置した状態で上記ウエハの表面状態を光学的に評価するための光学的測定手段を備えている。

【0009】これにより、ウエハを大気にさらすことにより形成される自然酸化膜や吸着ガスなどの影響のない状態でウエハの表面状態を光学的に評価することができる。したがって、アモルファス層や酸化膜の膜厚などを高精度で測定することが可能となり、特に微細化された半導体装置の製造工程を適正に管理する機能を有する半導体装置の製造装置が得られる。

【0010】上記半導体装置の製造装置において、上記光学的測定手段は、エリプソメータであってもよいし、分光エリプソメータであってもよい。

【0011】上記半導体装置の製造装置において、上記第1の反応室をウエハ上の吸着ガスなどを除去するための予備加熱を行なうデガスチャンバとすることができます。

【0012】これにより、ウエハの表面上に水分やガスが吸着されていない状態で、ウエハの状態を光学的に評価することができるので、各種の処理前のウエハの表面付近の半導体層や膜の厚みなどをより正確に把握することができる。

【0013】上記半導体装置の製造装置において、上記第1、第2の反応室とは異なる部位に配置され上記共通空間に連通する光学的測定室をさらに設け、上記光学的測定手段を上記光学的測定室に配設することができる。

【0014】これにより、ウエハに処理を施すための構造にとらわれることなく、光学的評価を行うのに適した光学的測定室を設けることが可能になる。

【0015】さらに、上記光学的測定室をウエハの方位を設定するオリエンター室又はウエハを冷却するための冷却室としても兼用させてもよい。

【0016】これにより、製造装置内に設けられているオリエンター室や冷却室を利用して光学的評価を行うことができる。

【0017】本発明の半導体装置の製造方法は、ウエハに第1の処理を行なう第1の工程と、上記第1の処理が施されたウエハに第2の処理を行なう第2の工程とを少なくとも備え、上記第1の処理と第2の処理とを含む一連の処理を大気とは遮断された共通空間内で行なうようにした半導体装置の製造方法であって、少なくとも上記第1の処理の後における上記ウエハの表面状態を光学的に評価する第3の工程を備えている。

【0018】この方法により、一連の処理が連続して行なわれる途中、あるいは一連の処理が終了して大気雰囲気に戻される前におけるウエハの表面状態を光学的に評価することができる。したがって、クラスタリングされた製造装置内における一連の処理のうちの途中工程

あるいは全体工程の条件の適否やウエハ上に形成された部材の合否の判定が可能になる。すなわち、途中工程で不良が発見されたときには、その前の工程で追加の処理を行なうか、元に戻して最初から処理を行なうなどの措置を講ずることが可能になり、その後の無駄な工程の実施を回避することができる。また、処理条件を変更することで、その後の不良の発生を未然に防止することも可能になる。

【0019】上記半導体装置の製造方法において、上記第3の工程を行なう前のウエハには、不純物イオンが注入されて非晶質化した領域が形成されている場合には、上記第3の工程に、不純物イオンが注入されて非晶質化したイオン注入領域を有する半導体層に、光軸に垂直な面内でp方向（光軸に垂直な面と入射光及び反射光を含む面との交線の方向）とs方向（光軸に垂直な面内で上記p方向に垂直な方向）に対して傾いた直線偏光の測定光を上記半導体層の表面に垂直な方向に対して傾いた方向から入射するステップと、上記半導体層から楕円偏光として反射される上記測定光の反射光のうち上記半導体層の表面に平行な方向の成分と垂直な方向の成分との位相差を Δ としたときに、少なくとも $\cos \Delta$ を測定するステップと、上記測定光の波長を変化させて、少なくとも上記 $\cos \Delta$ のスペクトルを測定するステップと、上記少なくとも $\cos \Delta$ のスペクトルの形状に基づいて、上記イオン注入領域の状態を評価するステップとを設けることができる。

【0020】この方法により、楕円偏光として検出される測定光の波長を変化させると、半導体層の複素屈折率に関するパラメータである $\cos \Delta$ が求められる。そして、 $\cos \Delta$ のスペクトルの形状が非晶質化領域の状態つまり非晶質化の度合いや非晶質化した領域の厚み等に関する情報として得られ、非晶質化した半導体層の状態を非破壊で調べることが可能となる。

【0021】上記半導体装置の製造方法において、上記第1の工程ではイオン注入領域を有するウエハ上の吸着ガスなどを除去するためのデガス処理を行ない、上記第2の工程では上記ウエハのイオン注入領域のアニールを行ない、上記第3の工程では予め少なくとも $\cos \Delta$ のスペクトル形状とイオン注入領域の厚みとの相関を示す基準パターンを準備しておく、上記基準パターンに基づいて上記イオン注入領域の厚みを測定することができる。

【0022】この方法により、予めRBSやTEM等の破壊検査によるイオン注入領域の厚みと $\cos \Delta$ のスペクトル形状との相関を示す基準パターンを準備しておくことにより、測定されたスペクトルパターンを基準パターンと比較すれば、非晶質化したイオン注入領域の厚みが高い再現性をもって非破壊で測定することができる。

【0023】上記半導体装置の製造方法において、上記第3の工程における測定結果に基づいて、上記第2の工

程におけるアニール条件を設定する工程をさらに備えることができる。

【0024】この方法により、より適正な条件でアニールを行なうことができる。

【0025】上記半導体装置の製造方法において、上記第1の工程ではウエハの上に膜を形成し、上記第3の工程では上記膜の厚みをエリプソメータにより測定することができる。

【0026】この方法により、従来から使用されているエリプソメータを用いながら、ウエハを大気にさらさない条件下で行なわれる成膜工程及びそれに関する各工程という一連の工程の管理を行なうことができる。例えば、以下のような処理が可能となる。

【0027】上記第2の工程をウエハ上の膜にドライエッティングを施す工程とし、上記第3の工程における上記膜の厚みの測定結果に基づき、上記第2の工程におけるエッティング時間を設定する工程をさらに設けることができる。

【0028】上記第3の工程における上記膜の厚みの測定値が適正範囲よりも大きい側に外れている場合には、上記第2の工程において上記膜を適正範囲の厚みにするようドライエッティングするための時間を設定する工程をさらに設けることができる。

【0029】上記第3の工程における上記膜の厚みの測定値が適正範囲よりも小さい側に外れている場合には、上記第1の工程に戻って追加の成膜を行なうための時間を設定する工程をさらに設けることができる。

【0030】上記第1の工程をウエハの半導体層の上にシリサイド用金属膜を形成する工程とし、上記第2の工程を上記金属膜と半導体層を反応させてシリサイド膜を形成するための熱処理を施す工程として、上記第3の工程における上記膜の厚みの測定結果に基づき、上記第2の工程における熱処理時間を設定する工程をさらにもうけることができる。

【0031】また、上記半導体装置の製造方法において、記第1の工程をウエハ上の膜にドライエッティングを施す工程とし、上記第3の工程では、上記エッティングされた膜の厚みをエリプソメータにより測定することができる。

【0032】この場合には、以下のような光学的測定を含む一連の処理が可能である。

【0033】上記第3の工程における膜の厚みの測定値が適正範囲よりも大きい側に外れている場合には、上記第1の工程に戻って上記膜を適正範囲の厚みにするようエッティングするための時間を設定する工程をさらに設けることができる。

【0034】上記第3の工程における膜の厚みの測定値が適正範囲よりも小さい側に外れている場合には、追加の成膜を行なうための時間を設定する工程をさらに設けることができる。

【0035】上記半導体装置の製造方法において、上記第3の工程における膜の厚みの測定値が適正範囲よりも外れている場合には、エッティングのためのプラズマパワーを調整することができる。

【0036】

【発明の実施の形態】本発明の実施形態について説明する前に、まず、本発明の各実施形態で用いられる半導体装置の製造装置について説明する。

【0037】図1は、半導体装置の製造装置50の構成を模式的に示すブロック図である。同図において、51はバッファチャンバ、61はトランスファチャンバ、60a、60bはバッファチャンバ51とトランスファチャンバ61との間に設けられたゲートをそれぞれ示す。バッファチャンバ51の周囲には、ウエハをウエハカセットに収納し、あるいは取り出すためのロード・アンドロード室52a、52bと、吸着ガスを追い出す等の目的でウエハの予備加熱を行なうためのデガスチャンバ53と、スルーチャンバ54と、ウエハのオリフラなどを基準としてウエハの方位を設定するためのオリエンターを配置したオリエンターチャンバ55と、ウエハを冷却するためのクーリングチャンバ56とが配置されている。また、トランスファチャンバ61の周囲には、ウエハ上の各種膜や基板そのものなどをエッティングするためのエッティングチャンバ62と、ウエハに熱処理を施すためのアニールチャンバ63と、ウエハ上にCVDによる膜を形成するための第1成膜チャンバと、ウエハ上にスパッタリングによる膜を形成するための第2成膜チャンバ65とが配設されている。すなわち、各チャンバ53、54、55、56、62、63、64、65が大気から遮断された減圧雰囲気下の共通空間内に配置されており、いわゆるクラスタリングされた製造装置となっている。

【0038】ここで、本発明の特徴は、オリエンターチャンバ55（あるいは、バッファチャンバ51、トランスファチャンバ61、ロード・アンドロード室52a、52b、デガスチャンバ53、スルーチャンバ54、もしくはクーリングチャンバ56）などの共通空間内的一部分にエリプソメータなどの光学的評価装置が配設されている点である。

【0039】すなわち、成膜、アニール、エッティング等の一連のプロセスが終了するまでウエハを製造装置外の大気にさらすことなく、その間のウエハの状態（基板内のイオン注入領域（アモルファス層）の厚みや、成膜した膜の厚みなどをエリプソメータにより測定することで、次の処理の判断や、当該工程における処理条件の調整などの管理を行なうことが可能となる。つまり、大気にさらすことによって形成される自然酸化膜や、吸着ガスなどのない、つまり表面における物理的、化学的状態の変化を受けない状態でウエハの状態を測定することができるよう構成されている。

【0040】次に、エリプソメータによる酸化膜の膜厚

や、イオン注入層の厚みなどの測定原理について説明する。

【0041】図2は、ウエハ11上のイオン注入領域15の状態を測定するための分光エリプソメータの構成を概略的に示す側面図である。Xe光源20から出力されるXe光を偏光子21により直線偏光に変えて、基板面に垂直な方向に対して角度 θ_0 でウエハ11に入射させ、梢円偏光として反射される光を検光子22を経た後分光器23に入射させて、分光しながら、ディテクター24により各波長における複素屈折率 $N = n - ik$ を測定するように構成されている。ただし、入射光の直線偏

$$n^2 - k^2 = \sin^2 \theta_0 \left[1 + \frac{\tan^2 \theta_0 (\cos^2 2\Psi - \sin^2 2\Psi \sin^2 \Delta)}{(1 + \sin 2\Psi \cos \Delta)^2} \right] \dots \dots (1)$$

$$2nk = \frac{\sin^2 \theta_0 \tan^2 \theta_0 \sin 4\Psi \sin \Delta}{(1 + \sin 2\Psi \cos \Delta)^2} \dots \dots (2)$$

【0044】ここで、 Ψ はp成分とs成分との間の振幅反射率比を、 Δ は上記p成分とs成分との間の位相差をそれぞれ示す。すなわち、反射光の $\tan \Psi$ 、 $\cos \Delta$ を測定することにより、式(1)、(2)から各波長における試料の物性を表すんこんま k つまり複素屈折率 $N (= n - ik)$ が求められる。

【0045】そして、測定光のある波長における n 、 k がわかれれば酸化膜等の透明膜の厚み d が求まることが知られており、現在では、酸化膜等の膜厚を測定するためのエリプソメータが市販されている。

【0046】また、検出光を広い波長範囲に分光してエリプソメータトリにより各波長領域での n 、 k を求める分光エリプソメトリ法もある。その場合、本発明者等は、以下の実施形態で説明するように、分光エリプソメトリによって得られる $\cos \Delta$ のスペクトル形状を利用すれば、高濃度の不純物イオンを注入した領域の膜厚や、イオン注入条件等に関する有用な情報が得られることを見出している。

【0047】次に、この製造装置を用いて行なわれる各種処理と、その処理に関する光学的測定について、個別に説明する。

【0048】(第1の実施形態) 本実施形態では、不純物イオンの注入後のアニール工程の管理方法について説明する。この製造装置を用いて例えばイオン注入後のアニールを行なうときは、不純物のイオン注入が施された半導体領域(イオン注入領域=アモルファス層)を有するウエハが、この製造装置のロード・アンロード室52aでウエハカセットにセットされる。そして、ウエハがデガスチャンバ53で予備加熱された後、オリエンターチャンバ55においてイオン注入領域(アモルファス層)の厚み等に関する分光エリプソメトリ法による測定

光の軸は、p方向(光軸に垂直な面と入射光及び反射光を含む面との交線の方向)と、s方向(光軸に垂直な面内でp方向に垂直な方向)に対して傾いている。

【0049】次に、本実施形態で使用した分光エリプソメトリの測定原理について説明する。上記図2に示すウエハ11へのXe光の入射光とウエハ主面の法線とのなす角を θ_0 とすると、各波長における試料の複素屈折率 $N = n - ik$ は、下記式(1)、(2)で表される。

【0050】

【式1】

が行なわれる。その後、スルーチャンバ54を経て、ゲート60aからトランスファチャンバ61に送られる。そして、アニールチャンバ63内にセットされた後、注入された不純物を活性化するためのアニール(RTAなど)が行なわれる。処理が終了すると、トランスファチャンバ61からゲート60bを経てクーリングチャンバ56に運ばれ、ウエハが十分冷却されてからオリエンターチャンバ55に搬入されて、再びウエハのイオン注入領域について分光エリプソメトリ法による測定が行なわれる。

【0051】すなわち、本実施形態では、アニールを行なう前、及びアニールを行なった後のウエハに対し、オリエンターチャンバ55に取り付けられた分光エリプソメトリ評価装置を用いて、イオン注入領域の膜厚測定などを行なうようにしている。以下、分光エリプソメトリ法によって得られるイオン注入領域の特性に関する情報の例について説明する。

【0052】図3は、イオン注入を行っていないシリコン基板からの反射光の $\tan \Psi$ 及び $\cos \Delta$ のスペクトルを示す。一方、図4は高濃度不純物のイオン注入を行った後のシリコン基板からの反射光の $\tan \Psi$ 及び $\cos \Delta$ のスペクトルを示す。図4の $\cos \Delta$ のスペクトル線を図3の $\cos \Delta$ のスペクトル線3Aと比較するとわかるように、シリコン単結晶に不純物をドープすると、 $\cos \Delta$ のスペクトル形状は、未注入のときのスペクトル線3Aに比べ長波長領域(450 nm~850 nm)で負の側に移動する傾向を示す。

【0053】図5はアモルファスシリコン層に対して注入エネルギーを変えたときの $\cos \Delta$ のスペクトル形状の変化を示す。ただし、不純物イオン(Ast+)のドーズ量は $4 \times 10^{15} \text{ cm}^{-2}$ である。図5からわかるように、

アモルファスシリコン層へのイオン注入の場合、ある波長（たとえば630 nm）における $\cos \Delta$, $\tan \Psi$ を測定しても、注入エネルギーが増大しても、 $\cos \Delta$, $\tan \Psi$ の測定値が増大するとも減少するともいえないが、スペクトル形状とイオン注入エネルギーとの関係を予め調べておくことにより、ある注入量におけるイオン注入エネルギーとイオン注入領域の厚みとの関係がわかる。

【0052】図6は、分光エリプソメトリ法による $\cos \Delta$, $\tan \Psi$ のスペクトル形状を利用して、各種注入エネルギー条件（20, 30, 40, 50 (keV)）とイオン注入領域（アモルファス層）の厚みとの関係を示す特性図である。この図6のデータは、図5に示す注入エネルギー条件（20, 30, 40, 50 (keV)）について、膜厚測定器でイオン注入領域の厚みを測定して、 $\cos \Delta$, $\tan \Psi$ のスペクトル形状と注入領域の厚みの測定結果との相関を調べておくことにより、イオン注入エネルギーと注入領域の厚みとの関係を求めたものである。つまり、イオン注入領域の厚みに対応した $\cos \Delta$, $\tan \Psi$ のスペクトル形状の基準パターンを予め準備しておき、各サンプルについて測定した結果得られる $\cos \Delta$ 等のスペクトル形状をこの基準パターンと比較するのである。図6には、TEM, TRIM（計算）による注入エネルギーと注入領域の厚みとの関係も示されている。図3からわかるように、本実施形態に係る分光エリプソメトリ法によって求められる注入領域の厚みは、計算値よりもTEMによる実測結果に近く、非破壊で高精度の測定を行うことができる。つまり、インラインでの検査に適した評価方法であるといえる。

【0053】図7は、イオン注入エネルギーを40 (keV) と一定にしておき、注入量（ドーズ量）を2, 0, 2, 5, 3, 0, 3, 5, 4, 0 $\times 10^{15} \text{ cm}^{-2}$ の5段階で変化させたときの注入量と注入領域の厚みとの関係を示す図である。この図7のデータも、各イオン注入量に対応する分光エリプソメトリの $\cos \Delta$ 等のスペクトル形状と注入領域の厚みの実測値との対応関係を予め調べておくことにより、容易に得られる。

【0054】ただし、図6及び図7に示すデータを得るに際し、シリコン基板は予めp型不純物がドープされたp型シリコン基板を用い、その抵抗率は10. 0 ~ 15. 0 ($\Omega \cdot \text{cm}$)、基板面の結晶方位は(100)である。また、注入イオン種としてはAs+を用い、注入エネルギーを20 ~ 80 (keV) の間で変え、注入量を2 ~ 4 $\times 10^{15} \text{ cm}^{-2}$ の間で変えている。また、分光は、250 ~ 800 nmの範囲で行っている。

【0055】また、図8は、分光エリプソメトリ法により測定して得られた不純物注入領域のウエハ面内均一性を示す図である。ただし、As+を注入エネルギー40 (keV), ドーズ量5 $\times 10^{15} \text{ cm}^{-2}$ の条件で注入したときの測定結果を示す。同図に示す本実施形態に係る分光エリプソメトリ法では、注入領域の厚みが69 nm

であり面内均一性は0.153%である。また、同図のうち（-）で示す膜厚が薄くなっている部分がアモルファス化している領域である。このような分光エリプソメトリ法によるイオン注入領域の厚みの面内均一性測定によれば、非破壊でありながら注入領域の厚みのばらつきを把握できる。

【0056】そして、イオン注入領域の厚みに関する情報が得られると、そのデータをデータ変換ソフトを利用して、アニール時間として出力する。アニール時間は、カットセンサーにて、自動で指定の時間がくると、次のステップに進むような方式を採用している。

【0057】したがって、図6, 図7のデータを利用して、アニール前におけるイオン注入領域の厚みを予め正確に把握しておくことにより、次工程であるアニール処理の条件を適正に決定することができる。また、注入領域の厚みが適正範囲にあるかどうかの合否の判定を行なうことができる。

【0058】特に、本実施形態の方法によると、このように大気と遮断された状態で光学的測定を行なうことにより、デガスチャンバ53でウエハ表面に吸着されている水分やガスを十分除去した状態で、イオン注入領域の厚みなどを極めて正確に把握できるので、アニール工程の条件をより適正に設定することができる。

【0059】また、アニールに限らず、すべてのプロセスで変更ソフトと入力ソフトがあればある程度の条件出しをしておくことにより、処理中に自動的に条件が変わり、常に同じ製品を提供することができる。

【0060】なお、図1に示す製造装置50に、イオン注入装置をも付設した場合には、イオン注入後、大気にさらすことなくウエハのイオン注入領域の状態を検知できるので、より正確な光学的測定が可能となる。また、アニール前にエッティングチャンバ62で自然酸化膜を除去してからオリエンターチャンバ55で光学的測定を行なってもよい。

【0061】次に、アニール後におけるイオン注入領域の状態についての光学的測定について説明する。

【0062】図9～図10はそれぞれ各図に示す条件でシリコン基板に不純物イオンを注入した領域に対する分光エリプソメトリ法による $\tan \Psi$, $\cos \Delta$ のスペクトル線をそれぞれ示す。

【0063】図9と図10とを比較すると、図9のスペクトル線の方が図10のスペクトル線よりも減少領域Ra及び増大領域Rcの勾配がやや緩やかである。このことは、たとえば図9における波長300 nmにおける $\cos \Delta$ の値よりも図10における同じ波長における $\cos \Delta$ の値が小さいことからわかる。したがって、図10に示す条件の方がシリコン基板をアモルファス化させにくいことがわかる。ここで、図9に示す条件と図10に示す条件とを比較すると、図10に示す条件は電流密度が大きい点だけが両者の相違点である。すなわち、図10に

示すような大電流によるイオン注入を行った場合、イオン注入によってアモルファス層が結晶状態に回復しようとするいわゆるビームアニール効果が生じていることがわかる。すなわち、アニール後におけるスペクトル形状からアニール効果がわかることになる。したがって、アニール後のスペクトル形状とアニール条件、イオン注入領域（ソース・ドレイン領域）の各種特性との関係を予め調べておくことにより、アニール条件を適正に調整したり、次工程の条件例えればシリサイド化のための処理条件を決定したり、次工程への進行の可否を判定するなど、製造工程の管理を行なうことができる。

【0064】しかも、アニール工程と次の工程との間で光学的測定を行なっても、大気と遮断された共通空間からウエハを取り出すわけではないので、次工程に影響を与えることなく一連の処理を進めることができる。

【0065】（第2の実施形態）次に、図1に示す製造装置50内で行なわれるスパッタリング工程の管理方法に関する第2の実施形態について説明する。

【0066】この製造装置を用いて、例え上記第1の実施形態におけるアニール処理が行なわれたイオン注入領域の上に金属膜を形成するためのスパッタリングを行なうときは、ウエハがデガスチャンバ53で予備加熱された後、スルーチャンバ54を経て、ゲート60aからトランスマスチャンバ65内にセットされた後、ウエハ上に金属膜を形成するためのスパッタリングが行なわれる。その後、処理が終了すると、クーリングチャンバ56を経てオリエンターチャンバ55で、紫外線領域の波長を用いたエリプソメータによる金属膜の厚みの測定が行なわれる。

【0067】そして、金属膜の厚みに関する情報が得られると、そのデータをデータ変換ソフトを利用して、次工程の条件が設定される。すなわち、変更ソフトから次工程の処理条件へと入力されると、自動的にセンサーが切り換わり、次工程の条件が変更されるようにプログラミングされている。次工程が金属膜をバターニングするためのエッティングを行なう工程であれば、部分的に除去される領域での金属膜を全厚みに亘って除去するためのエッティング時間が設定される。さらに、次工程が金属膜とシリコンとを反応させるシリサイド処理であれば、シリサイド化のための熱処理時間や温度が設定される。

【0068】また、金属膜の厚みが不足している場合には、第2成膜チャンバ65にウエハを戻して、追加デポを行なうよう指示する。さらに、金属膜が厚すぎる場合には、金属膜を所定の厚みにするためのエッティングを行なう時間が設定される。

【0069】したがって、スパッタリング工程で形成された金属膜の厚みを予め正確に把握しておくことにより、次工程であるエッティング工程や熱処理工程の条件を適正に決定することができる。また、金属膜の厚みが適

正範囲にあるかどうかの合否の判定をも行なうことができる。

【0070】特に、本実施形態の方法によると、このように大気と遮断された状態で光学的測定を行なうことにより、形成された金属膜などの成膜の表面に大気中の水分やガスが吸着したり、自然酸化膜が形成されがない状態で、成膜の厚みなどを正確に測定できる。しかも、スパッタリング工程と次の工程との間で光学的測定を行なっても、大気と遮断された共通空間からウエハを取り出すわけではないので、次工程に影響を与えることなく一連の処理を進めることができる。

【0071】なお、本実施形態では、スパッタリングについて説明したが、CVDによる成膜処理についても同様に適用することができる。

【0072】（第3の実施形態）次に、図1に示す製造装置内で行なわれるエッティング工程の管理方法に関する第3の実施形態について説明する。

【0073】この製造装置を用いて、例え上記第2の実施形態におけるスパッタリング処理により形成された金属膜をバターニングするなどのためのエッティングを行なうときは、ウエハがデガスチャンバ53で予備加熱された後、スルーチャンバ54を経て、ゲート60aからトランスマスチャンバ61に送られる。そして、エッティングチャンバ62内にセットされた後、金属膜のエッティングが行なわれる。その後、エッティングが終了したと判断されると、クーリングチャンバ56を経てオリエンターチャンバ55で、紫外線領域の波長を用いたエリプソメータによる金属膜の残膜の厚みの測定などが行なわれる。すなわち、一定時間のエッティングを行なった後、データソフトを用いて残膜の厚みを測定し、金属膜を除去すべき領域において金属膜が完全に除去されているかなどを判定する。

【0074】そして、除去すべき領域に金属膜の残膜がある場合には、再度エッティングチャンバ62にウエハを戻して追加エッティングを行なう。

【0075】また、全面エッティングの場合には、金属膜などの膜厚が薄くなると、その段差からエッティング量を測定する。そして、残りのどれくらいの量をエッティングしたらよいかを、レシピによって時間に換算する。

【0076】また、エッティングレート、測定した膜厚、目標とする残膜の厚みを入力すると、エッティング時間やプラズマのパワーが調整できるようになっている。

【0077】（その他の実施形態）上記各実施形態では、エリプソメータをオリエンターチャンバ55又はクーリングチャンバ56に取り付けるようにしたが、処理の種類によっては、その処理を行なうチャンバに直接取り付けることもできる。

【0078】

【発明の効果】本発明の半導体装置の製造装置によれば、大気と遮断された共通空間内でウエハに各種処理を

施すための一連の反応室をクラスタリングした状態で配設するとともに、共通空間内のいずれかの部位にウエハを設置した状態でウエハの表面状態を光学的に評価するための光学的測定手段を設けたので、自然酸化膜などの影響のない状態でウエハ上の酸化膜の有無や酸化膜の膜厚などを高精度で測定することが可能となり、微細化された半導体装置の製造工程を適正に管理する機能を有する半導体装置の製造装置が得られる。

【0079】本発明の半導体装置の製造方法によれば、一連の処理を大気とは遮断された共通空間内でウエハに行なうようにするとともに、一連の処理のうち少なくとも最初の処理が終了した後におけるウエハの表面状態を光学的に評価するようにしたので、無駄な工程の実施の回避や、その後の不良の発生の防止を図ることができる。

【図面の簡単な説明】

【図1】本発明の実施形態で用いたクラスタリングされた製造装置の構成をもしく的に示すブロック図である。

【図2】発明の実施形態における評価に使用した光学的評価装置の構成を概略的に示す図である。

【図3】発明の実施形態で行った実験によるデータであって、低濃度のイオン注入領域における $\cos \Delta$ 及び $\cos \Delta$ のスペクトルをそれぞれ示す図である。

【図4】発明の実施形態で行った実験によるデータであって、高濃度のイオン注入領域における $\cos \Delta$ 及び $\cos \Delta$ のスペクトルをそれぞれ示す図である。

【図5】発明の実施形態で行った実験によるデータであって、高濃度のイオン注入をその注入エネルギーを変え

て行ったときのイオン注入領域における $\cos \Delta$ のスペクトルを示す図である。

【図6】発明の実施形態で行った実験によるデータであって、高濃度のイオン注入をその注入エネルギーを変えて行ったときのイオン注入領域における $\tan \Psi$ のスペクトルを示す図である。

【図7】第1の実施形態のデータであって、分光エリプソメトリによる測定で得られたイオン注入量とイオン注入領域の厚みとの関係を示す図である。

【図8】第1の実施形態のデータであって、分光エリプソメトリによる測定で得られたイオン注入領域の厚みのウエハ内均一性を示す図である。

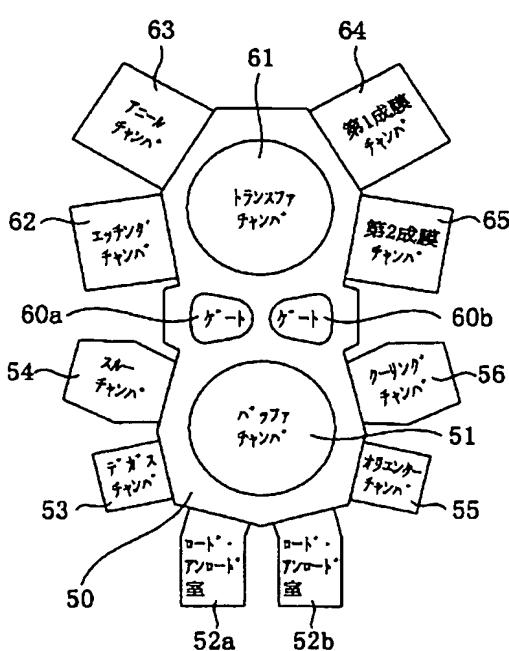
【図9】第1の実施形態におけるデータであって、B社のイオン注入装置を用いて $1 \times 10^{14} \text{ cm}^{-2}$ のイオン注入を電流密度 $615 \mu \text{A}$ で行ったシリコン非晶質領域における $\cos \Delta$, $\tan \Psi$ のスペクトルである。

【図10】第1の実施形態におけるデータであって、B社のイオン注入装置を用いて $1 \times 10^{14} \text{ cm}^{-2}$ のイオン注入を電流密度 $2000 \mu \text{A}$ で行ったシリコン非晶質領域における $\cos \Delta$, $\tan \Psi$ のスペクトルである。

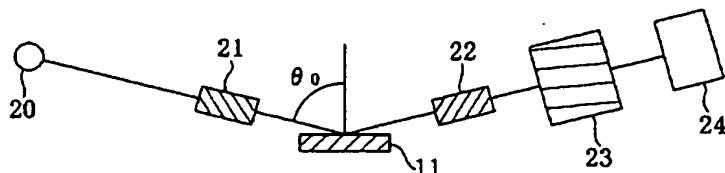
【符号の説明】

- 11 ウエハ
- 20 Xe光源
- 21 偏光子
- 22 検光子
- 23 分光器
- 24 ディテクター

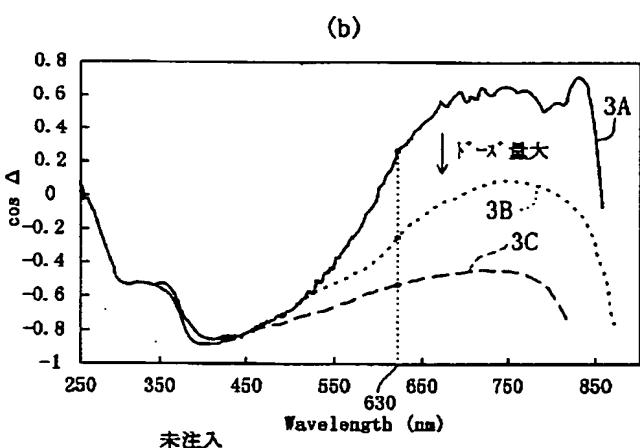
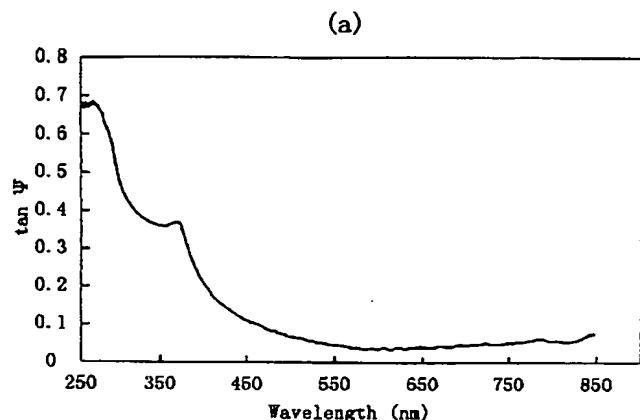
【図1】



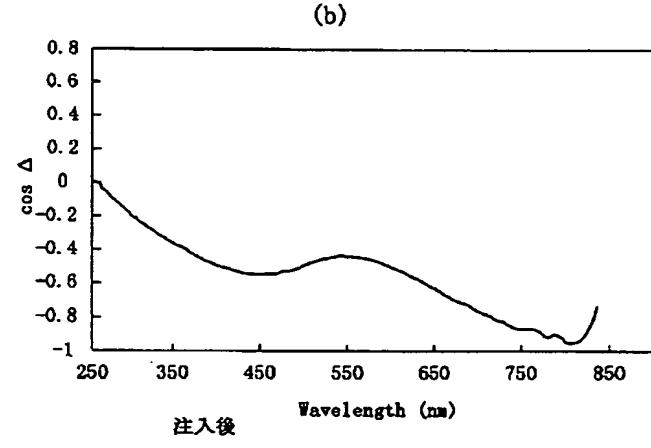
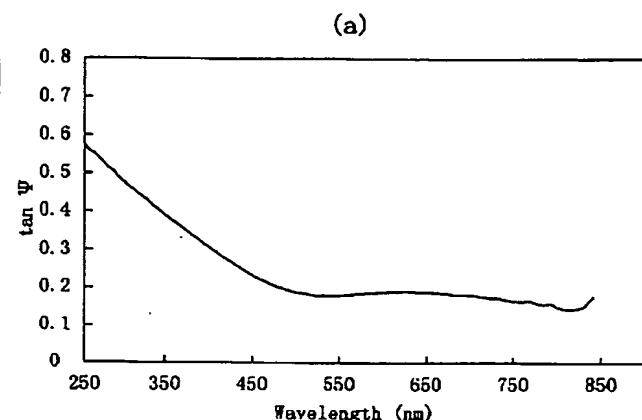
【図2】



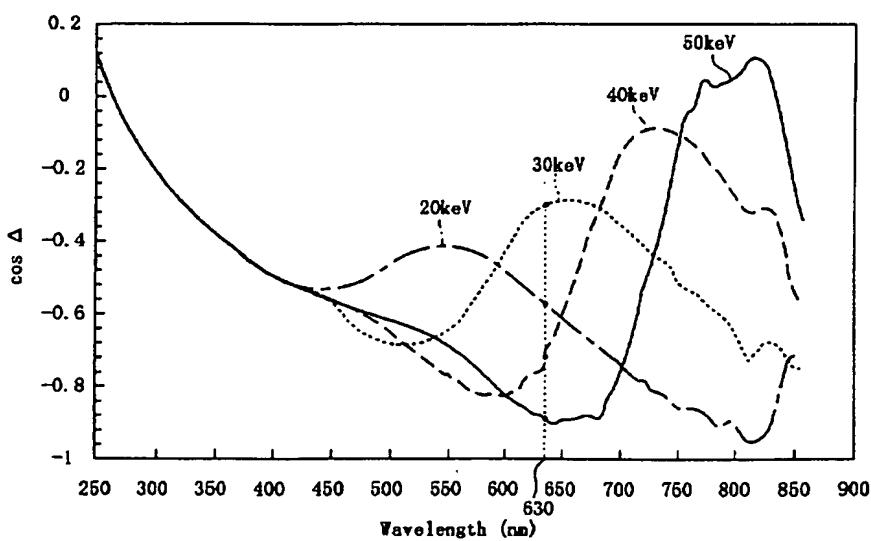
【図3】



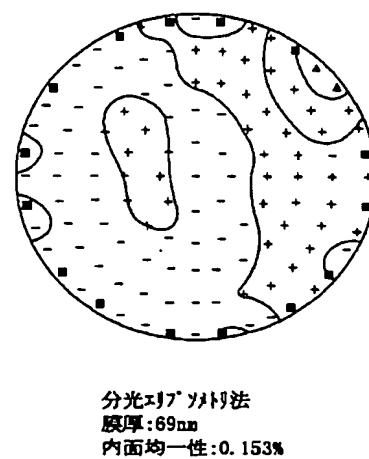
【図4】



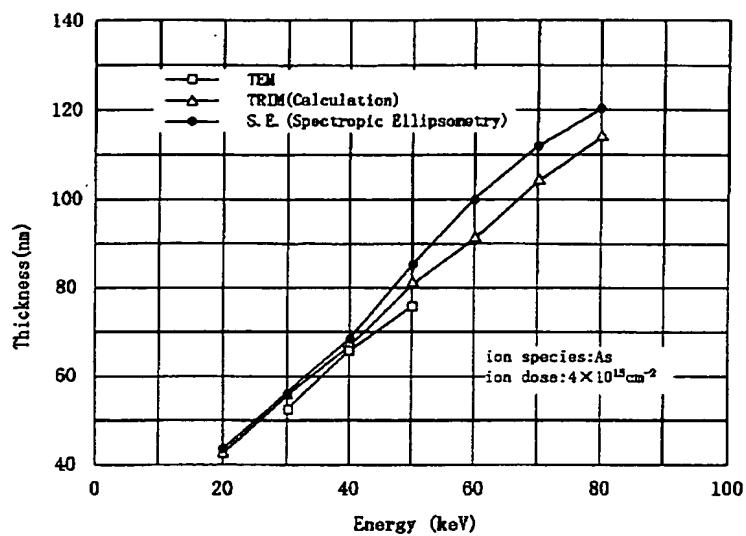
【図5】



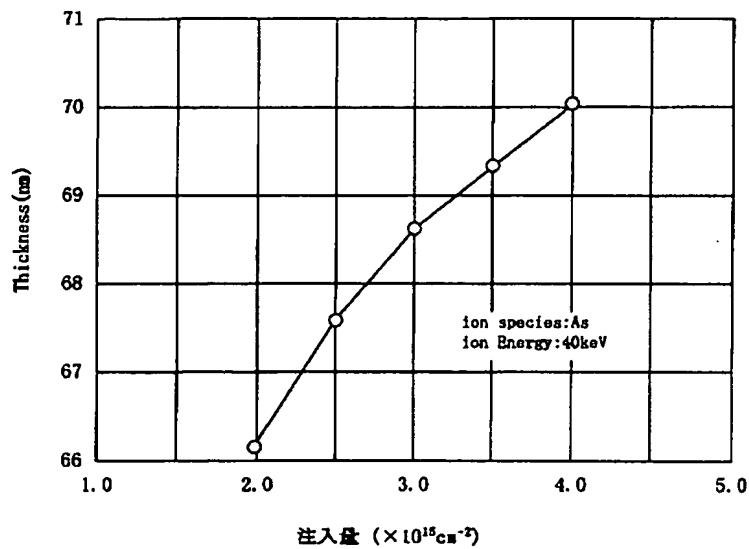
【図8】



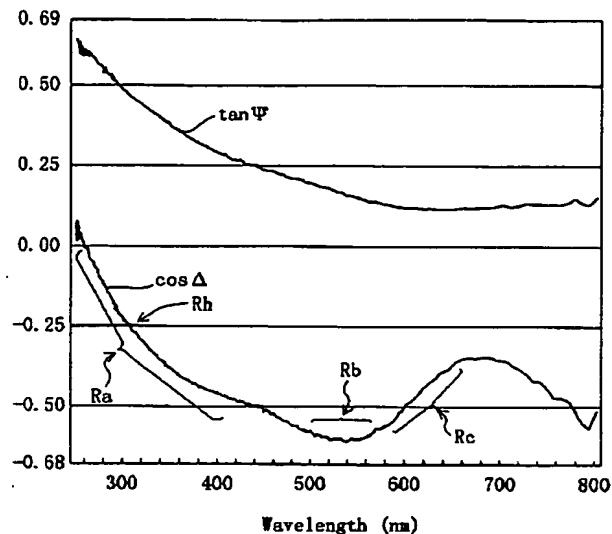
【図6】



【図7】

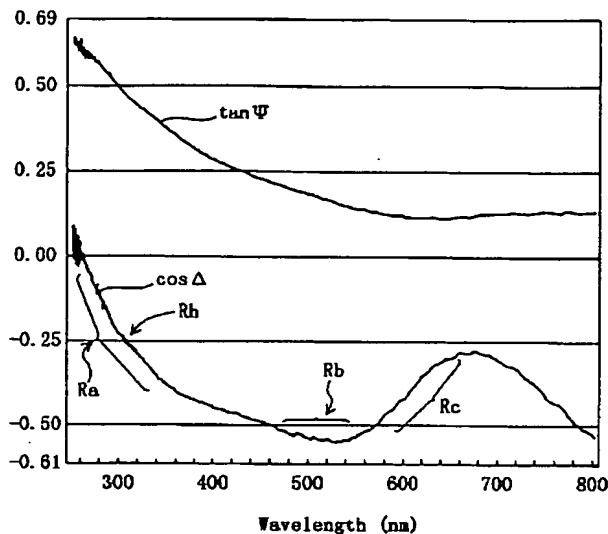


【図9】



注入装置:B社
イオン種:As⁺
注入エネルギー:60KeV
注入量: $1 \times 10^{14} \text{ cm}^{-2}$
電流密度: $615 \mu \text{A/cm}^2$

【図10】



注入装置:B社
イオン種:As⁺
注入エネルギー:60KeV
注入量: $1 \times 10^{14} \text{ cm}^{-2}$
電流密度: $2000 \mu \text{A/cm}^2$

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.